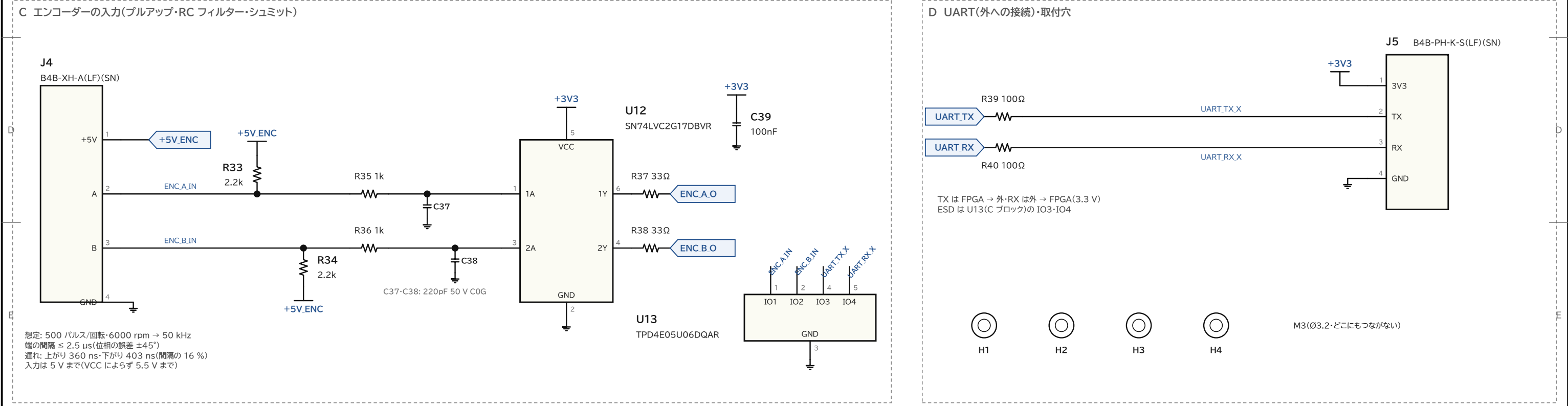
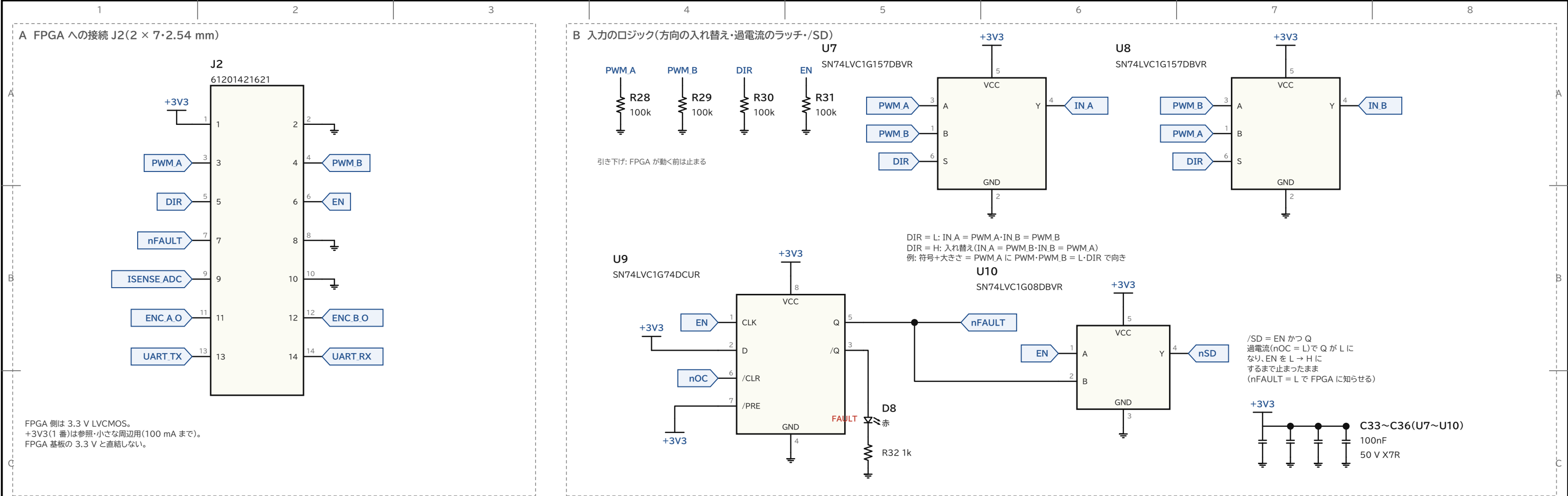




F	名称 LP			小型 DC モーター駆動基板 ― 回路図		
	図番 LP-MD-01-SCH	シートの内容 3/3 FPGA のコネクタ・入力のロジック・エンコーダー・UART		版 A	シート 3 / 3	
	日付 2026-10-20	設計 YOBITSUGI AI(設計の見本)		尺度 なし	大きさ A3 横	
	元の式 design.py	部品・つながり parts.py(部品表 LP-MD-01-BOM と同じ)		基板 60×40	層 4 層 1.6 t	